Mauro Di Marco si è laureato con lode in Ingegneria Elettronica presso l'Università di Firenze nel 1997, e ha conseguito il titolo di Dottore di Ricerca (Ph.D) in Ingengneria dei Sitemi presso l'Univerità di Bologna nel 2001. Attualmente è Professore Associato di Elettrotecnica (SSD IIET-01/A, ex ING-IND/31) presso il Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche.

I suoi principali interessi nel campo della ricerca includono l'analisi di modelli nonlineari di sistemi complessi, circuiti e reti neurali, lo studio delle loro dinamiche complesse e biforcazioni, incluse le proprietà di robustezza al variare dei parametri.
La sua attività di ricerca è doumentata da più di 120 pubblicazioni (riviste o atti di conferenze internazionali).
Indicatori Bibliometrici (fonte Scopus, dati al 28/11/2026): indice H=23, pubblicazioni=120, citazioni=1584.

Dal 2008 è membro della Cellular Nanoscale Networks and Array Computing (CNNAC) Techical Committee della IEEE.
Dal 2023 è membro del Consiglio della Sezione Toscana e Umbria dell'AEIT (Associazione Italiana di Elettrotecnica, Elettronica, Automazione, Informatica e Telecomunicazioni).
Dal 2007 al 2011 è stato Associate Editor per la rivista TRANSACTIONS ON CIRCUITS AND SYSTEMS I: REGULAR PAPERS della IEEE. Dal 2020 è Associate Editor della rivista Neural Processing Letters della Springer.